

Curriculum Vitae di Pierpaolo Palestri

Pierpaolo Palestri è nato nel 1973. Nel 1998 ha conseguito la Laurea in Ingegneria Elettronica (con lode) presso l'Università di Bologna, Italia, con una tesi sulla ionizzazione per impatto nei transistor bipolari. Dal 1998 al 2000 ha ricevuto un assegno di ricerca dall'Università degli Studi di Udine, Italia, dove ha lavorato alla simulazione e ottimizzazione di transistor bipolari e all'analisi dei fenomeni di elettroni caldi in dispositivi MOS e memorie non volatili. Dal luglio 2000 all'ottobre 2001 è stato Post-Doctoral Member of Technical Staff presso i Bell Labs (Lucent Technology, Murray Hill, New Jersey), lavorando alla simulazione e caratterizzazione sperimentale di bipolari al silicio-germanio.

Nel novembre 2001 è diventato Ricercatore Universitario presso l'Università degli Studi di Udine, dove ha poi concluso il Dottorato di Ricerca nel 2003. Dal novembre 2005 ad ottobre 2023 è stato Professore Associato di Elettronica presso l'Università degli Studi di Udine. Nel novembre 2023 ha preso servizio come professore Ordinario di Elettronica presso l'Università degli studi di Modena e Reggio Emilia.

L'attività scientifica di P.Palestri è focalizzata principalmente sullo sviluppo di sofisticati strumenti di modellazione per dispositivi elettronici (transistori bipolari, MOSFET, memorie non volatili, sensori biochimici, rivelatori di particelle e raggi X) nonché nella modellazione e progettazione di circuiti per sistemi RF (PLL, amplificatori a basso rumore, oscillatori controllati in tensione, divisori di frequenza) e interfacce per la comunicazione seriale ad alta velocità. Queste attività sono state svolte nell'ambito di numerosi progetti UE e nazionali, nonché in collaborazione con molte aziende, tra cui Infineon Technology Villach Austria, Lucent Technologies USA, Philips Eindhoven e NXP Leuven, TSMC Taiwan/TSMC Europe, STMicroelectronics Crolles.

P.Palestri è stato il tutor di 11 studenti di dottorato presso l'Università di Udine e 1 presso l'Università di Modena e Reggio-Emilia, il co-tutore di dottorandi presso l'EPFL (uno), l'Università della Calabria (due) e l'Università di Modena e Reggio-Emilia (tre).

P.Palestri svolge regolarmente attività di revisore per numerose riviste internazionali, tra cui IEEE Transactions on Electron Devices, IEEE Electron Device Letter, IEEE Journal of the Electron Device Society, Solid-State Electronics, IEEE Transactions on Nanotechnology, Applied Physics Letters, Microelectronics Reliability, IEEE Transactions on Circuit and Systems. È stato editor associato della rivista Elsevier ePRIME e di Frontiers Electronics. Ha co-organizzato i convegni ULIS 2003, ULIS 2008, GE 2013 INFOS 2015, SISPAD 2019 tutti svoltisi a Udine; è organizzatore della conferenza EUROSOI-ULIS per l'edizione 2022, svolta a Udine nel maggio 2022. È stato guest editor delle special issue della rivista Solid-State Electronics dei convegni ULIS 2008, EUROSII-ULIS 2015, INFOS 2015, EUROSII-ULIS 2022. E' attualmente chair del Electron Device chapter della IEEE sezione Italiana.

Pierpaolo Palestri ha pubblicato 169 articoli su riviste internazionali con peer-review, 172 contributi a conferenze internazionali con peer-review, 8 capitoli in libri edited e un libro per la Cambridge University press. Queste pubblicazioni hanno ricevuto più di 3000 citazioni secondo ISI Web-of-Science, con un h-factor di 32 sempre secondo ISI WoS.

24 luglio 2026

